Architecture

Total = 36.0h, CM = 10.5h, TD = 3.5h, TP = 20h, Exam = 2h

Archi-Exam-1 (2h)
Ecrit
info

Archi-CM-1 (1.5h)
Codage/Décodage et opérations binaires
Jérémy Fix
info

Archi-CM-2 (1.5h)
Couche physique et couche logique
Jérémy Fix
info

Archi-CM-3 (1.5h)
Chemin de données
Jérémy Fix
info

Archi-CM-4 (1.5h)
Couche ISA et séquenceur microprogrammé
Jérémy Fix
info

Archi-CM-5 (1.5h)
Pile
Jérémy Fix
info

Archi-TP-1 (4h)
Séquenceur manuel
Jérémy Fix, Hervé Frezza-Buet
info

Archi-CM-6 (1.5h)
Programmation
Jérémy Fix
info

Archi-TP-2 (4h)
Séquenceur microprogrammé
Jérémy Fix, Hervé Frezza-Buet
info

Archi-CM-7 (1.5h)
Mémoires, périphériques et interruptions
Jérémy Fix
info

Archi-TP-3 (4h)
Pile et appel de routines
Jérémy Fix, Hervé Frezza-Buet
info

Archi-TD-1 (3.5h)
Architecture ARM
Sébastien Ferroussat
info

Archi-TP-4 (4h)
Interruptions
Jérémy Fix, Hervé Frezza-Buet
info

Archi-TP-5 (4h)
Programmation assembleur et ordonnancement
Jérémy Fix, Hervé Frezza-Buet
info